

**ESD** Electronic Systems Design  
Electronic Systems Design

**Sistemi di Elaborazione dell'Informazione**

Franco Fummi  
 Dip. Informatica Università di Verona

**EDALab**  
Network Estimator System




**ESD**

## Struttura del corso

- 18 lezioni:
  - 32 ore di teoria
  - 12 ore di laboratorio
    - 16 ore di elaborato
    - 2 ore di prova intermedia
    - 2 ore di prova finale anticipata???
- Persone:
  - Franco Fummi
  - Giovanni Perbellini
  - (stagisti)

**5 crediti**

**ESD**

## Obiettivi

- Comprensione delle problematiche relative alla modellazione e progetto di *sistemi digitali complessi*
- Apprendimento delle tecniche più innovative per la *valutazione delle prestazioni* di sistemi digitali
- Modellazione valutazione di un sistema eterogeneo:
  - apparati di elaborazione e reti
  - dispositivi *embedded*
    - Terminali mobili
- Studio fattori di valutazione delle prestazioni:
  - accuratezza dei modelli
  - affidabilità delle stime
- Progettazione di sistemi embedded:
  - linguaggi TLM
  - sintesi automatica

**ESD**

## Storia del corso (1)

- Anni accademici 94/98
  - mancanza dolorosa
- Anno accademico 99/00:
  - corso di recupero
    - programma parziale
    - recupero competenze *architettura degli elaboratori*
      - temi d'esame non più attendibili
- Anno accademico 00/01:
  - programma a regime
  - obbligatorio laurea informatica

**ESD**

## Storia del corso (2)

- Anno accademico 01/02:
  - a scelta terzo anno laurea informatica
  - obbligatorio laurea triennale tecnologie dell'informazione
  - a scelta laurea triennale in informatica
- Anno accademico 02/03:
  - a scelta terzo anno laurea informatica (V.O.)
  - *mutuato (sistemi real-time)* laurea triennale tecnologie dell'informazione
  - a scelta laurea triennale in informatica
  - *obbligatorio* laurea specialistica in informatica
- Anno accademico 03/04 – 08/09:
  - *stabilità!!!!*
  - Ma del domani non c'è certezza
- Anno accademico 09/10:
  - Laurea magistrale in *Ingegneria e Scienze Informatiche*
  - Corso obbligatorio e corso *curriculum Sistemi Embedded*

**ESD**

## Rilevanza

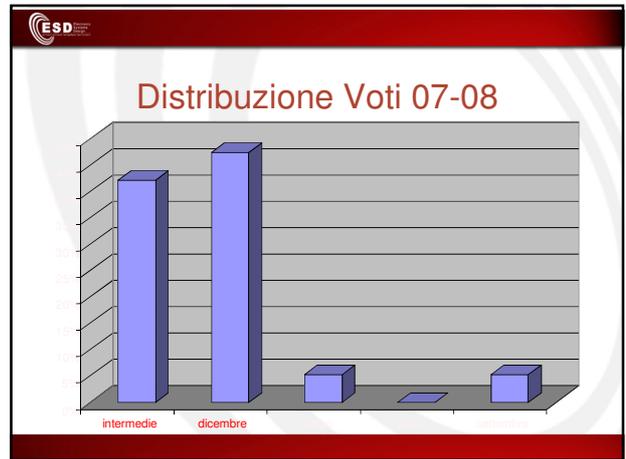
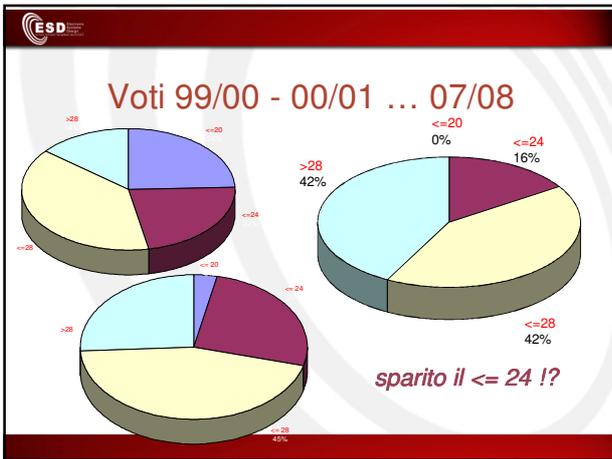


## Modalità di Esame

- Una parte + opzioni:
  - teoria
    - prova intermedia: 7 novembre
    - prova scritta anticipata ???
    - appelli regolari da dicembre
  - elaborato opzionale per integrazione voto (3/30)
    - specifiche metà novembre
    - consegna entro anno accademico
  - on demand (orale)
    - +3 -∞
- Regole generali:
  - elaborato dura 1 anno accademico
  - voto scritto decade se vi presentate appelli successivi

## Modalità di Esame

- Alternative:
  - pratica
    - elaborato alternativo
    - stage aziendale
    - tesi
  - teoria
    - no way :-)
- Design&Reuse:
  - Laboratorio di Informatica
  - Tesi
  - Stage pre-tesi

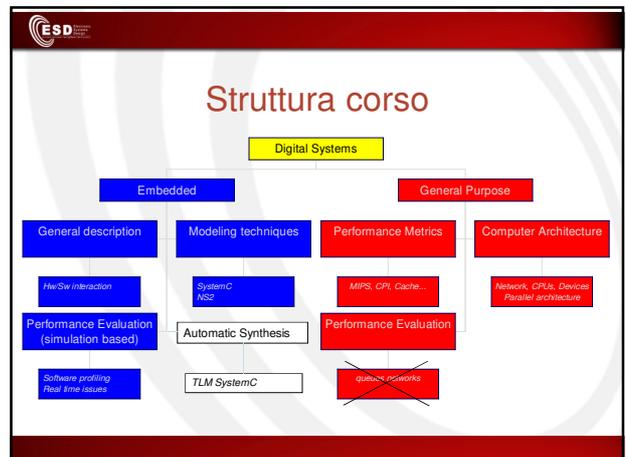


## Pre/post condizioni

- Precedenze Indispensabili:
  - Architettura degli Elaboratori
  - Programmazione
  - Linguaggi ...
  - Reti di calcolatori
- Precedenze Consigliate:
  - Sistemi Operativi
- Fondamentale per:
  - Sistemi per la Progettazione
  - Architetture Multimediali (Avanzate)
  - Sistemi Operativi Avanzati
- Fondamentale per
  - Curriculum sistemi embedded (nuova magistrale)

Obbligatorio Laurea Specialistica in Informatica

A scelta Laurea Inf. Laurea Spec. SIM





**ESD**

## Attrezzature

- Lab. Alfa/Delta (Linux)
  - SystemC
  - NS2
- Lab. Gamma (Windows)
  - Applicazioni per terminali mobili
- ESD (Sun, Linux)
  - Sintesi da SystemC
  - Progetti

**ESD**

## Maggiori Informazioni

<http://www.di.univr.it/~fummi>

The screenshot shows a webpage for the 'Laurea specialistica in Informatica' (Specialization in Informatics) for the 2006/2007 academic year. It includes a navigation menu, a header with the university name 'UNIVERSITÀ DEGLI STUDI DI VERONA', and a main content area with sections for 'Obiettivi formativi' (Educational Objectives) and 'Programma' (Program).

**ESD**

## Per i più tenaci...

7994

giovedì  
8:30-10:30

nei  
corridoi...  
di corsa

franco.fummi@univr.it