

# Laboratorio di Sistemi per la Progettazione Automatica A.A. 2006/2007

Nicola Bombieri  
Università degli Studi di Verona  
Dipartimento di Informatica

## Lezione n. 1: Modellazione/Simulazione di FSMD con HDL Designer

In questa lezione verrà presentata una linea guida per l'utilizzo di HDL Designer© e Modelsim©, due tool per la modellazione e la simulazione di circuiti digitali.  
Di seguito vengono riportate le operazioni necessarie per la configurazione dell'ambiente.

### Remote login

Da una shell lanciare il comando:

```
ssh -XC login_name@edalab-srv01
```

### Impostazione variabili d'ambiente

Dalla stessa shell lanciare il comando:

```
source /opt/EDA_Software/start_eda.bash
```

Scegliere in sequenza:

```
Mentor Graphics(1) -> Latest Version(1)
```

### Avvio dei programmi

HDL Designer© è avviato con il comando :

```
hds
```

Modelsim© può essere invocato all'interno di HDL Designer©, oppure con il comando:

```
qhsim
```

Per poter utilizzare Modelsim© indipendentemente da HDL Designer©, è necessario effettuare alcuni passi preliminari per la creazione delle librerie di simulazione, riportati nella *scheda laboratorio*.

### Help in linea

Tutte le operazioni del flusso di progettazione mostrate a lezione sono reperibili nella finestra Help di HDL Designer©, seguendo il percorso:

Help → Tutorial → Graphical Design Tutorial, Chapter 1: VHDL Timer Exercise.