



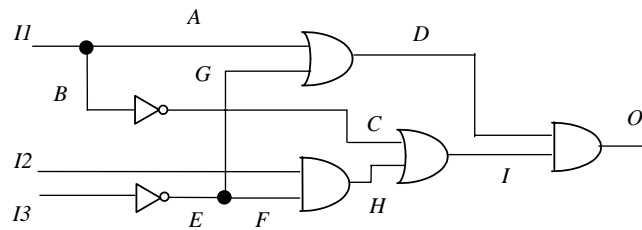
**Università di Verona**  
**Dipartimento Scientifico e Tecnologico**

Sistemi per la Progettazione Automatica: prova finale del 07/12/00

**Cognome:**.....**Nome:** ..... **Matricola:** .....

**Note:** *le soluzioni devono essere opportunamente commentate,  
è vietato utilizzare appunti o libri.*

- 1) Identificare tutti i vettori di test per il guasto D stuck-at 0. E verificare l'esistenza di guasti ridondanti.



- Descrivere la struttura di un registro di scan-path ed il suo utilizzo.

- 2) Quali sono le motivazioni alla base della progettazione a basso consumo di potenza?

- 3) Quali sono i vincoli che un sistema embedded real-time impone al sistema operativo?

- 
- 4) Disegnare lo schema generale di un microprocessore di tipo DSP specificando le motivazioni di questo tipo di architettura e le applicazioni a cui è rivolta.