

# Progettazione di Sistemi Embedded - Architetture Avanzate



*Elaborati*



A.A. 2009/2010  
Franco Fummi - Nicola Bombieri

Università di Verona  
Facoltà di Scienze MM.FF.NN.

## Elaborati (1/3)

- Progetto 1 (2 studenti, comune PSE-AA):
  - *Progettazione e verifica di AHB bus su piattaforma multicore A in SystemC.*
- Progetto 2 (2 studenti, comune PSE-AA):
  - *Progettazione e verifica di AHB bus su piattaforma multicore B in SystemC.*
- Progetto 3 (2 studenti, comune PSE-AA):
  - *Progettazione piattaforma A SMP in ambiente di cosimulazione Qemu-SystemC.*
- Progetto 4 (2 studenti, comune PSE-AA):
  - *Progettazione piattaforma B SMP in ambiente di cosimulazione Qemu-SystemC.*

## Elaborati (2/3)

- Progetto 5 (studenti Ferretto-Lonardi, PSE-AA):
  - Implementazione finale progetto RH con debugging e verifica. Parallelizzazione con OpenMP e MPI codice ottenuto da appiattimento e astrazione. Confronto tempi.
- Progetto 6 (2 studenti, singolo per AA):
  - Parallelizzazione codice GraphGrepSX con MPI per architettura Cray XD1.
- Progetto 7 (2 studenti, singolo per AA):
  - Parallelizzazione codice RIO1 con MPI per architettura Cray XD1
- Progetto 8 (2 studenti, singolo per AA):
  - Parallelizzazione codice GraphGrepSX con OpenMP per architettura SMP server EDALab.
- Progetto 9 (2 studenti, singolo per AA):
  - Parallelizzazione codice RIO1 con OpenMP per architettura SMP server EDALab.

## Elaborati (3/3)

- Progetto 10 (2 studenti, singolo per PSE):
  - Caratterizzazione di middleware reali per annotazione di abstract middleware environment (AME)
- Progetto 11 (2 studenti, singolo per PSE):
  - Implementazione di protocolli di simulazione in SystemC per SCNSL
- Progetto 12 (2 studenti, singolo per PSE):
  - Conversione di descrizioni StateMate in SystemC attraverso HIFSuite