



# Sistemi Embedded



## Formazione, Ricerca e Opportunità di Impiego

Venerdì 29 Aprile 2016 - ore 9.30-12.30 - Aula Verde

presso il Dipartimento di Informatica, Strada le Grazie 15, Verona

L'evento, rivolto a tutti gli studenti che desiderano avvicinarsi al mondo dei **Sistemi Embedded**, o più semplicemente capire di cosa si tratta, ha l'obiettivo di far conoscere i campi applicativi e le opportunità di **formazione, ricerca e impiego** tramite la voce di docenti e professionisti del settore.

Una breve introduzione, finalizzata a descrivere il trend dei moderni sistemi embedded, sarà il punto di partenza per inquadrare gli ambiti applicativi e le problematiche a essi legate.

In seguito, attraverso esempi pratici, saranno presentati alcuni scenari industriali legati al mondo dei trasporti, al monitoraggio ambientale, alle interfacce di controllo, alle applicazioni in ambito robotico e allo sviluppo di piattaforme per smart systems.

Sarà così possibile osservare le differenze tra un sistema di calcolo tradizionale e un sistema embedded, e comprendere quali conoscenze e competenze siano richieste per lavorare in quest'ultimo ambito.

L'evento sarà quindi concluso presentando le opportunità di formazione di cui gli studenti potranno beneficiare sia durante la laurea triennale in informatica (tramite progetti di laboratorio, stage e tesi) che in seguito, nell'ambito del curriculum "sistemi embedded" della laurea magistrale in ingegneria e scienze informatiche.

Per maggiori informazioni:

Laurea magistrale: [tiziano.villa@univr.it](mailto:tiziano.villa@univr.it)

Stage e tesi:

- Robotica:  
[riccardo.muradore@univr.it](mailto:riccardo.muradore@univr.it), [paolo.fiorini@univr.it](mailto:paolo.fiorini@univr.it)
- Architetture parallele:  
[nicola.bombieri@univr.it](mailto:nicola.bombieri@univr.it)
- Modellazione e verifica di HW/SW embedded:  
[franco.fummi@univr.it](mailto:franco.fummi@univr.it), [graziano.pravadelli@univr.it](mailto:graziano.pravadelli@univr.it)
- Reti e sistemi embedded di rete:  
[damiano.carra@univr.it](mailto:damiano.carra@univr.it), [davide.quaglia@univr.it](mailto:davide.quaglia@univr.it)
- Sintesi logica e automi ibridi:  
[tiziano.villa@univr.it](mailto:tiziano.villa@univr.it)



### 9:30 - Introduzione

Sistemi embedded e Sistemi Ciberfisici

Relatore: Prof. F. Fummi (UNIVR, EDALab)

### 9:50 – Sistemi embedded e territorio

WAGOO LLC

Relatore: Dott. F. Fraccaroli

MIOS Elettronica s.r.l.

Relatore: Dott. A. Girardi

BBZ Medical Technologies s.r.l.

Relatore: Dott. D. Zerbato

ASEM Digital Automation Technologies s.p.a.

Relatore: Ing. M. Fumagalli

EDALAB s.r.l.

Relatore: Ing. W. Vendraminetto

EXOR International s.p.a.

Relatore: Dott. F. Gastaldin

SIA Sistemi di Automazione Industriale

Relatore: Dott. S. Mazzi

STM Products s.r.l.

Relatore: Dott. M. Battistella

### 11:50 – L'offerta formativa

Il Curriculum Sistemi Embedded

Relatore: Prof. T. Villa (UNIVR)

Progetti, stage, tesi

Relatore: Prof. G. Pravadelli (UNIVR, EDALab)

### 12.30 - Chiusura lavori

Interazione con i relatori, visita laboratori e dimostrazione di applicazioni reali. In collaborazione con:

